中国科学院高能物理研究所

PAPS 现场可编程逻辑门阵列专用芯片定制及使用授权（FPGA IP）公开招标公告

1. 采购人：中国科学院高能物理研究所
2. 采购项目名称：PAPS 现场可编程逻辑门阵列专用芯片定制及使用授权（FPGA IP）
3. 招标编号：IHEP-PAPS-ZB-20/2018
4. 资金来源：财政性资金，已落实。
5. 招标产品内容：

（一）项目名称：PAPS 现场可编程逻辑门阵列专用芯片定制及使用授权（FPGA IP）

（二）数量：一套

（三）采购预算：300万（投标报价超过此预算金额，按无效投标处理）

（四）交货周期：合同签订后24个月

（五）项目简介：

1、项目概要 .

先进光源技术研发与测试平台中的X射线光学技术及应用研究分平台下，涵盖了三个子系统，分别是光学系统、探测器系统及光学应用系统，本招标项目隶属于探测器系统，将对探测器读出芯片的FPGA IP进行招标。招标人将向中标人提供读出芯片的资源、架构、面积、封装pad等输入信息，用以确认IP外围衔接等信息。中标人需根据招标人提供的信息，定制FPGA IP，并在中标人所在地完成出厂检测，并在招标人所在地完成最终验收。

本次招标范围包括全部FPGA IP的软硬件开发，并可以向招标人免费提供FPGA IP二次开发的技术支持，修改三次顶层布线及FPGA软件的开发。交货周期为：合同签订后24个月内完成生产，并通过最终验收交付采购人。

2、主要技术指标

1. 高性能FPGA逻辑基于可配置为分布式存储器的4输入可编程查找表技术；
2. 18Kb 片上块随机存储器可用作FIFO供边上缓存使用；
3. 数字信号处理模块包括18×18乘法器，48位加法器；
4. 强大的时钟管理模块；
5. 高性能、宽电压范围、支持DCI的高速IO接口；
6. 支持AES加密；
7. 系统时钟频率达到400MHz；
8. IO工作电压1.5V～3.3V
9. 核心电源电压 1.2V
10. 辅助电源电压 2.5V（DCM模块和IO模块以及内部INT的VCCM）
11. 工作温度范围 -55～125℃
12. 贮藏温度范围 -55～125℃
13. ESD 2000V

（14）支持最大规模资源： logic cell不超过55,296，DSP不超过512，bram不超过320。

1. 投标资格：

（1）政府采购法第二十二条规定的资格条件。

（2）投标人应为在中华人民共和国境内合法注册的法人或其他组织，是所投产品的生产商。

（3）本项目不接受联合体投标。

（4）按本招标公告规定方式购买招标文件并登记。

1. 招标文件发售时间：2018年5月31日～2018年6月8 日（公休日除外）
2. 招标文件购买方式：

招标文件每套200元人民币，招标文件售出不退。

本项目招标文件的购买方式是汇款购买，请在款项（200元人民币）汇出后，将银行出具的汇款回单扫描件、单位全称及其地址、联系人及其联系方法（包括手机、电话、E-mail地址等）以下方表格形式发送到xull@ihep.ac.cn。招标人收到邮件后会立即将招标文件电子版用E-mail发送。

|  |  |  |
| --- | --- | --- |
| 序号 | 信息名称 | 信息内容 |
| 1 | 所购买招标文件的项目名称 |  |
| 2 | 所购买招标文件的招标编号 |  |
| 3 | 投标人名称 |  |
| 4 | 投标人信息 | 单位地址：  联系电话、手机：  Email： |
| 5 | 联系人 |  |
| 6 | 标书款增值税发票开票信息 |  |
| 7 | 投标保证金退还地址 | 开户名称：  开户行：  帐号： |

投标时将收取投标保证金50000元。

注意：本项目不接受来人上门购买招标文件。

1. 投标截止时间：北京时间2018年 6月21日下午14:00
2. 投标文件递交地点：北京市石景山区玉泉路19号乙院（高能所）

主楼A419室

1. 开标时间：北京时间2018年6月21日下午14:00
2. 本项目联系方式：联 系 人：徐乐乐

Email：[xull@ihep.ac.cn](mailto:xull@ihep.ac.cn)

电 话：010-88236304

全 称：中国科学院高能物理研究所

开户银行：中国工商银行北京永定路支行

账 号：0200 0049 0901 4451557

本信息刊登在中国政府采购网（[www.ccgp.gov.cn](http://www.ccgp.gov.cn)）和我所网站（www.ihep.cas.cn）上。对于因其他网站转载并发布的非完整版或修改版公告，而导致误报名或无效报名的情形，招标人不予承担责任。